

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-228656
(43)Date of publication of application : 15.08.2000

(51)Int.Cl. H04J 11/00

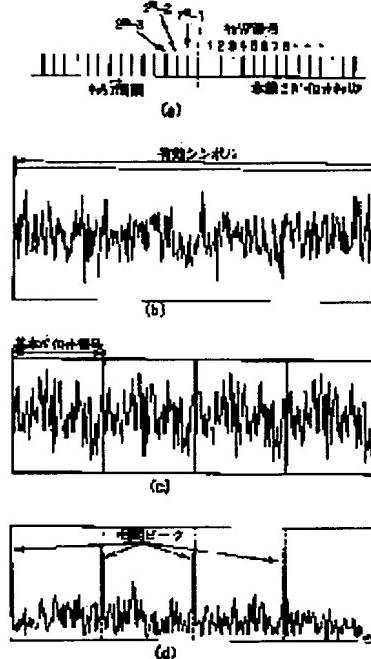
(21)Application number : 11-028365 (71)Applicant : JISEDAI DIGITAL TELEVISION
HOSO SYSTEM KENKYUSHO:KK
NEC CORP
(22)Date of filing : 05.02.1999 (72)Inventor : FUKUMORI HIROYUKI
ISHIDA KENICHI

(54) AFC CIRCUIT

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an AFC circuit capable of performing the frequency error correction of a wider range including one sub-carrier interval or more.

SOLUTION: In the OFDM(orthogonal frequency division multiplex) signals of a carrier number $2m$ for which a known pilot signal is superimposed on the $2n$ -th carrier, repetitive signals obtained by equally dividing the pilot signals of one effective symbol period into $2n$ are held on a receiver side as the data of basic pilot signals, a complex correlation value with reception signals is calculated and the correlation peak value of the complex number of $2n$ times in one effective symbol period is obtained. By dividing the phase component of the correlation peak value by a basic pilot signal period, a frequency error is obtained. For the error, the phase change of the basic pilot signal period becomes $2n$ times of the sub-carrier interval or less. Then, by correcting the carrier wave frequency of the receiver based on the detected error, the frequency error of one sub-carrier interval or more is detected.



LEGAL STATUS

[Date of request for examination] 05.02.1999
[Date of sending the examiner's decision of rejection]
[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]
[Date of final disposal for application]
[Patent number] 3058870
[Date of registration] 21.04.2000
[Number of appeal against examiner's decision]

[Date of rejection]

[Date of requesting appeal against examiner's
decision of rejection]

[Date of extinction of right]

21.04.2003

2004/12/15
56

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2000-228656

(P2000-228656A)

(43)公開日 平成12年8月15日 (2000.8.15)

(51) Int.Cl.
H 04 J 11/00

識別記号

F I
H 04 J 11/00

マーク (参考)
Z 5 K 0 2 2

審査請求 有 請求項の数 5 O.L (全 11 頁)

(21)出願番号

特願平11-28365

(71)出願人 395017298

株式会社次世代デジタルテレビジョン放送
システム研究所
東京都港区赤坂四丁目13番5号

(22)出願日

平成11年2月5日 (1999.2.5)

(71)出願人 000004237

日本電気株式会社
東京都港区芝五丁目7番1号

(72)発明者 福森 裕之

東京都港区赤坂5丁目2番8号 株式会社
次世代デジタルテレビジョン放送システム
研究所内

(74)代理人 100058479

弁理士 鈴江 武彦 (外5名)

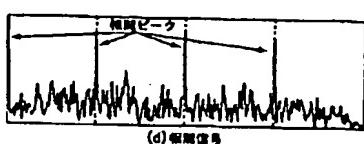
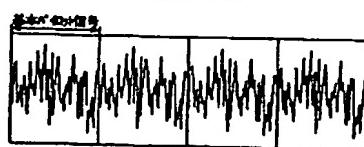
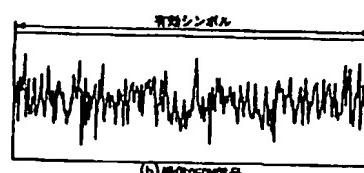
最終頁に続く

(54)【発明の名称】 A F C回路

(67)【要約】

【課題】 1サブキャリア間隔以上を含めてより広範囲な周波数誤差補正を行うことのできるA F C回路を提供する。

【解決手段】 2^o番目のキャリアに既知のバイロット信号を乗せたキャリア数2^oのO F D M信号において、1有効シンボル期間のバイロット信号を2^o等分して得られる繰り返し信号を基本バイロット信号のデータとして受信装置側に保持し、受信信号との複素相関値を計算して、1有効シンボル期間に2^o回の複素数の相関ピーク値を得る。この相関ピーク値の位相成分を基本バイロット信号期間で割ることで周波数誤差を得る。この誤差は、基本バイロット信号期間の位相変化がサブキャリア間隔の2^o倍以下となる。そこで、この検出誤差に基づいて受信装置の搬送波周波数を補正することで、1サブキャリア間隔以上の周波数誤差を検出することが可能となる。



【特許請求の範囲】

【請求項1】キャリア番号2ⁿ番目のキャリアが既知の規則で変調されたバイロットキャリア（以下、バイロット信号）を用いたキャリア数2ⁿのO F DM（直交周波数分割多重）方式の変調信号（以下O F DM信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアノログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアノログ／デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドO F DM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F DM信号から各搬送波のデータ信号を復調するO F DM復調回路とを備えたO F DM受信装置に用いられ、

それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドO F DM信号について予め保持された前記バイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を加算することで、前記ベースバンドO F DM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、

前記ピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を減算することで、前記ベースバンドO F DM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、

この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段と、

前記加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを備することを特徴とするA F C回路。

【請求項2】キャリア番号2ⁿ番目のキャリアが既知の規則で変調されたバイロットキャリア（以下、バイロット信号）を用いたキャリア数2ⁿのO F DM（直交周波

数分割多重）方式の変調信号（以下O F DM信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアノログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアノログ／デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドO F DM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F DM信号から各搬送波のデータ信号を復調するO F DM復調回路とを備えたO F DM受信装置に用いられ、

それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドO F DM信号について予め保持された前記バイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を減算することで、前記ベースバンドO F DM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、

この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段とを備することを特徴とするA F C回路。

【請求項3】キャリア番号2ⁿ番目のキャリアが既知の規則で変調されたバイロットキャリア（以下、バイロット信号）を用いたキャリア数2ⁿのO F DM（直交周波数分割多重）方式の変調信号（以下O F DM信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアノログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアノログ／デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドO F DM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F DM信号から各搬送波のデータ信号を復調するO F DM復調回路とを備えたO F DM受信装置に用いられ、

それぞれ前記既知の規則に則って構成され、前記直交復

調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相関処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相関信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、

この加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを具備することを特徴とするAFC回路。

【請求項4】前記フィルタ手段は、前記正フィルタ・負フィルタ用に、前記バイロット信号波形に相当するデータ列を格納するメモリ回路を備え、前記正フィルタ・負フィルタはそれぞれ前記メモリ回路に格納されたデータ列による疊み込み演算によって相関信号を求める特徴とする請求項1、2、3のいずれか記載のAFC回路。

【請求項5】前記フィルタ手段は、前記バイロット信号が1有効シンボル期間で $2^n \times R$ キャリアに1回のとき、最小繰り返し単位 2^m 回の相関処理を施すことを特徴とする請求項1、2、3のいずれか記載のAFC回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、OFDM(直交周波数分割多重)伝送方式を採用した無線伝送システムの受信装置に用いられ、搬送波の周波数誤差及びサンプリング周波数誤差を補正するAFC(自動周波数制御)回路に関する。

【0002】

【従来の技術】周知のように、OFDM伝送方式では、送信装置と受信装置との間で、高周波段の搬送波と中間周波段の搬送波に周波数誤差があるとき、またサンプリング周波数に誤差があるとき、OFDMの各キャリア間の直交性が崩れ、キャリア間干渉を生じる。そこで、従来のOFDM受信装置には、搬送波の周波数誤差及びサンプリング周波数誤差を補正するAFC回路が設けられている。このAFC回路の基本的な構成を図5に示す。

【0003】図5において、アンテナ11を通じてチュ

ーナ12で周波数変換されたOFDM信号は、A/D変換回路13に入力され、クロック信号発振回路14で発生されるサンプリングクロック(周波数 f_s)によりデジタル信号に変換される。ここでデジタル化されたOFDM信号は直交復調回路15に入力され、ローカル信号発振回路16で発生されるローカル信号と複素数乗算することによって直交復調され、複素形式のベースバンドOFDM信号となってOFDM復調回路17に送られる。このOFDM復調回路17は、入力されたOFDM信号を時間領域から周波数領域に変換し、各搬送波に乗せられたデータ信号を復調出力するものである。

【0004】一方、上記直交復調回路15の出力は周波数誤差検出回路18に送られる。この周波数誤差検出回路18は、ガードインターバル期間と有効シンボル期間との相関を用いてサンプリング周波数誤差及び搬送波の周波数誤差を検出し、その検出結果に基づいてクロック発振回路14の発振周波数を制御し、それぞれの誤差を同時に補正している。

【0005】

【発明が解決しようとする課題】しかしながら、上記のような従来のAFC回路では、1シンボル単位でガードインターバル期間と有効シンボル期間との相関処理を行うため、補正できる搬送波周波数誤差は1サブキャリア間隔以下となり、それ以上の周波数誤差がある場合には他の周波数制御手段で引き込み処理を行わなければならず、構成が複雑となってしまう。

【0006】本発明は、上記の問題を解決し、簡易な構成にして1サブキャリア間隔以上を含めてより広範囲な周波数誤差補正を行うことのできるAFC回路を提供することを目的とする。

【0007】

【課題を解決するための手段】上記の目的を達成するために、本発明に係るAFC回路は、以下のようない特徴的構成を有する。

【0008】(1) キャリア番号 2^m 番目のキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数 2^m のOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複

素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相関処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相関信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、前記ピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を減算することで、前記ベースバンドOFDM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段とを具備することを特徴とする。

【0009】(2) キャリア番号2ⁿ番目のキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数2ⁿのOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相関処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相関信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、この加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを具備することを特徴とする。

び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を減算することで、前記ベースバンドOFDM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段とを具備することを特徴とする。

【0010】(3) キャリア番号2ⁿ番目のキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数2ⁿのOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相関処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相関信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、この加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを具備することを特徴とする。

【0011】(4) 上記(1)～(3)のいずれかの構成において、前記フィルタ手段は、前記正フィルタ、負フィルタ用に、前記バイロット信号波形に相当するデ-

タ列を格納するメモリ回路を備え、前記正フィルタ、負フィルタはそれぞれ前記メモリ回路に格納されたデータ列による疊み込み演算によって相関信号を求める特徴とする。

【0012】(5) 上記(1)～(3)のいずれかの構成において、前記フィルタ手段は、前記バイロット信号が1有効シンボル期間で $2^{\circ} \times R$ キャリアに1回のとき、最小繰り返し単位 2° 回の相関処理を施す特徴とする。

【0013】

【発明の実施の形態】まず、本発明の実施の形態を説明するに先立ち、本発明によるAFC回路の概要について説明する。

【0014】本発明では、受信したOFDM信号と受信装置の搬送波周波数（サンプリングクロック、ローカル信号）の周波数誤差を抽出するために、ガードインターパルの相間ではなく、有効シンボル期間にある既知の規則で送られてくるバイロット信号による相間を用いる。例えば、我が国においてOFDM伝送方式の採用を前提に標準化が進められている次世代地上波デジタル放送にあっては、周波数方向と時間方向にバイロットシンボルを分散されたSP (Scattered Pilot) 方式が検討されている。その暫定方式における1フレーム内のバイロット信号配置例を図3に示す。尚、SP方式については、映像情報メディア学会誌Vol.52, No.11, pp.1658～1665 (1998)「地上デジタル放送におけるOFDMシンボル長とスキヤッタードバイロットによる伝送特性」にその詳細が記載されているので、ここではその説明を省略する。本発明の特徴は、フレーム内に分散配置されたバイロット信号を利用して、周波数誤差を求ることにある。

【0015】本発明におけるSPの利用方法について、図4を参照して説明する。図4において、(a)はキャリア配置を示し、(b)は受信OFDM信号波形を示し、(c)はバイロット信号波形を示し、(d)は受信OFDM信号とバイロット信号との相関信号を示す。

【0016】すなわち、図4(a)のように、キャリア番号 2° 番目のキャリアをバイロットキャリアとし、受信側で容易に分かるような既知の規則で変調されたバイロットキャリア（これをバイロット信号とする）を用いたキャリア数 2° のOFDM信号において、1有効シンボル期間のバイロット信号を 2° 等分すると、同じ信号が繰り返されていることがわかる（この同じ信号を基本バイロット信号とする）。

【0017】したがって、基本バイロット信号をデータとして受信装置側に保持し、受信信号との複素相関値を計算すると、1有効シンボル期間に 2° 回相関値のピーク（これを相関ピーク値とする）が現れる。相関ピーク値は複素数であり、その位相成分は、基本バイロット信号期間に、受信したOFDM信号と受信装置の搬送波周

波数の周波数誤差によって変化した位相量を示す。位相を時間で割ったものが周波数であるから、相関ピーク値の位相成分を基本バイロット信号期間で割ったものが周波数誤差である。

【0018】この方法で補正できる周波数誤差は、基本バイロット信号期間の位相変化が360度以下、すなわちサブキャリア間隔の 2° 倍以下となる。したがって、1サブキャリア間隔以上の周波数誤差を検出することが可能となり、広範囲な周波数誤差補正を行うことができるようになる。バイロットキャリアを間引き、 $2^{\circ} \times R$ 番目のキャリアとしたときも同様である。

【0019】以下、図1乃至図2を参照して本発明の実施の形態を詳細に説明する。尚、本発明において、AFC回路の基本構成は図5に示した構成と同じである。このため、以下では本発明の特徴部分となる周波数誤差検出回路(18)の部分について説明する。

【0020】図1は、図5に示したAFC回路に本発明を適用した場合の周波数誤差検出回路18の構成を示すものである。ここで、受信されたOFDM信号は、キャリア番号 2° 番目のキャリアをバイロットキャリアとし、受信側で容易に分かるような既知の規則で変調されたバイロットキャリア（これを基本バイロット信号とする）を用いたキャリア数 2° のOFDM信号とする。

【0021】図1において、直交復調回路(15)からの複素形式によるOFDM信号は正フィルタ回路181及び負フィルタ回路182に供給される。正フィルタ回路181は正タップ係数メモリ183に予め格納された基本バイロット信号の波形データを入力し、直交復調されたOFDM信号との相関信号を求めるものである。また、負フィルタ回路182は負タップ係数メモリ184に予め格納された基本バイロット信号の波形データを入力し、直交復調されたOFDM信号との相関信号を求めるものである。

【0022】ここで、正タップ係数メモリ183に格納される係数は、伝送帯域の中心周波数に対して相対的に正の周波数を有する基本バイロット信号の波形データに対応する。また、負タップ係数メモリ184に格納される係数は、伝送帯域の中心周波数に対して相対的に負の周波数を有する基本バイロット信号の波形データに対応する。

【0023】上記正フィルタ回路181及び負フィルタ回路182は、具体的には図2(a)に示すようなFIR型デジタルフィルタで構成される。すなわち、入力されたOFDM信号を遅延素子D1～Dn（図ではn=5）で1サンプルずつ遅延し、各遅延出力をそれぞれ乗算器M1～Mnで図2(b)に示す係数メモリ（例えばROM）183または184からの基本バイロット信号波形データに対応した係数と乗算し、加算器Aにより累積加算することで、疊み込み演算がなされ、これによつてOFDM信号と基本バイロット信号との相関信号を得

る。

【0024】以上のことから、正フィルタ回路181は、伝送帯域の中心周波数に対して相対的に正の周波数を有する基本バイロット信号との相関信号を出力するのに対し、負フィルタ回路182は、伝送帯域の中心周波数に対して相対的に負の周波数を有する基本バイロット信号との相関信号を出力する。これらのフィルタ回路181、182の出力はそれぞれピーク検出回路185、186に送られる。これらのピーク検出回路185、186は、それぞれ入力された相関信号のピーク値を検出保持するものである。ここで検出保持されたピーク値を相関ピーク信号とする。これらのピーク検出回路185、186の出力は、それぞれ加算回路187及び減算回路188に送られる。

【0025】加算回路187は、正フィルタ回路181の出力と負フィルタ回路182の出力を加算することで、OFDM信号の各搬送波の周波数間隔が変化せず、伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する。また、減算回路188は、正フィルタ回路181の出力と負フィルタ回路182の出力を減算することで、OFDM信号伝送帯域の中心周波数が変化せず、各搬送波間の周波数間隔が偏移した場合の周波数偏移量を算出する。

【0026】加算回路187の出力は、ローカル周波数誤差変換回路189によりローカル信号の周波数誤差に相当する制御信号に変換されてローカル信号発振回路16に送られ、ローカル信号の周波数補正に供される。同様に、減算回路188の出力は、クロック周波数誤差変換回路1810によりサンプリングクロックの周波数誤差に相当する制御信号に変換されてクロック信号発振回路14に送られ、サンプリングクロックの周波数補正に供される。

【0027】さらに具体的な構成について説明する。

【0028】まず、正フィルタ回路181は、基本バイロット信号のうち伝送帯域の中心周波数に対して相対的に正の周波数を有する周波数成分のみタップ係数として持ち、負フィルタ回路182は、基本バイロット信号のうち伝送帯域の中心周波数に対して相対的に負の周波数を有する周波数成分のみタップ係数として持つ。これらのフィルタ回路181、182から出力される相関信号を入力したピーク検出回路185、186は、それぞれのピークを検出してピーク値を保持する。これを相関ピーク信号とする。したがって、前記基本バイロット信号が複数回繰り返された場合、相関ピーク信号は複数回出力される。

【0029】正フィルタ回路181を通過した正の周波数成分の相関ピーク信号Crと負フィルタ回路182を通過した負の周波数成分の相関ピーク信号Ciは、加算回路187により加算され、ローカル周波数誤差変換回路189に入力される。同様に、正フィルタ回路181

を通過した正の周波数成分の相関ピーク信号Crと負フィルタ回路182を通過した負の周波数成分の相関ピーク信号Ciは、減算回路188により減算され、クロック周波数誤差変換回路1810に入力される。

【0030】ローカル周波数誤差変換回路189とクロック周波数誤差変換回路1810は、複素信号を複素座標面上の偏角に変換し、その偏角を偏角の正接に変換するデータを持った、例えばROMで構成される。この場合、リファレンスは偏角=0度である。

【0031】ローカル周波数誤差変換回路189の出力は、例えばNCO(数値演算発振器)で構成したローカル信号発振回路16に入力される。これによって、受信したOFDM信号のキャリア周波数と受信装置内のローカル周波数との誤差を補正する位同期ループが構成される。同様にクロック周波数誤差変換回路1810の出力は、例えばNCO(数値演算発振器)で構成したクロック信号発振回路14に入力される。これによって、受信したOFDM信号のサンプリング周波数と受信装置内のサンプリング周波数との誤差を補正する位同期ループが構成される。

【0032】上記構成による処理動作について、図4を参照して説明する。

【0033】OFDM信号の全搬送波の数を2^n本とする。各搬送波の周波数の低い方から順に搬送波番号をつけると、搬送波番号は1~2^nとなる。バイロット信号として2^n本に1本の割合で既知の特定の変調を施すとする。バイロット信号として変調を施された搬送波番号が2^0、2^{n-1}、2^{n-2}、…、2^0のとき、図4(b)に示すように1有効シンボル期間にバイロット信号は同じ波形が2^n回繰り返される。したがって、繰り返す最小単位の信号を、既知の信号データとして受信装置側に保持し、受信したOFDM信号からバイロット信号を抽出するフィルタ回路181、182のタップ係数として用いることにより、図4(c)に示すように、1有効シンボル期間に2^n回バイロット信号が抽出できる、ここで、送信装置と受信装置のローカル周波数誤差、クロック周波数誤差を相関ピーク信号から補正できることは、特開平8-102771号公報、および特開平9-321733号公報に示されている通りである。またキャリア信号の偏角(位相角)を周波数誤差信号とし位同期ループを構成することは、一般的なデジタルPLL回路と同様である。

【0034】バイロット信号の搬送波がOFDM信号の伝送帯域内の全搬送波の2^n本に1本の割合で送られ、OFDM信号の全搬送波の数を2^n本とすると、バイロット信号の周波数成分を持った信号は、1有効シンボル期間で同じ信号が2^n回繰り返される。したがって、繰り返す最小単位の信号を、既知の信号データとして受信装置側に保持し、受信信号と相關を取ることにより、図4(d)に示すように、1有効シンボル期間に2^n回相

間が取れる。補正できる周波数誤差は、サブキャリア間隔を前述の回数倍したものであるから、サブキャリア間隔の 2^n 倍以下となる。

【0035】したがって、上記構成による周波数誤差検出回路18を用いてAFC回路を構成すれば、送信装置と受信装置のローカル周波数のずれを1有効シンボル期間に 2^n 回算出することができるので、周波数のずれをその逆数であるOFDMキャリア間隔の 2^n 倍まで補正することができる。また、同様の手法でサンプリングクロックの周波数誤差も補正することができる。

【0036】尚、パイロット信号がさらに間引かれ、 $2^m \times R$ キャリアに1回のときでも、繰り返す最小単位は同じ(2^n)であるから、周波数誤差検出回路18のフィルタ回路181、182としては、最小単位 2^n 回の相関処理を施せばよい。例えば、先に述べた次世代地上デジタルテレビジョン放送の暫定方式では、12(=2^m×3)キャリアに1回であるが、この場合、最小単位 $2^n = 4$ 回の相関処理を施せばよい。

【0037】また、従来方式によるガードインターバル期間と有効シンボル期間との相関によって周波数誤差を検出するものと組み合わせて構成してもよいことは勿論である。例えばサンプリングクロック信号、ローカル信号のいずれか一方の周波数補正をパイロット信号の相関処理によって行い、他方の周波数補正をガードインターバル期間と有効シンボル期間との相関処理によって行うことも可能である。

【0038】

【発明の効果】以上のように本発明によれば、簡易な構成にして1サブキャリア間隔以上を含めてより広範囲な周波数誤差補正を行うことのできるAFC回路を提供す

ることができる。

【図面の簡単な説明】

【図1】 本発明に係るAFC回路の実施の形態の構成を示すブロック回路図。

【図2】 同実施形態のフィルタ回路の具体的な構成を示すブロック回路図。

【図3】 次世代地上波デジタル放送の暫定方式における1フレーム内のパイロット信号配置例を示す図。

【図4】 本発明が利用するパイロット信号による相関処理を説明するための図。

【図5】 本発明が適用されるAFC回路の基本的な構成を示すブロック回路図。

【符号の説明】

1 1…アンテナ

1 2…チューナ

1 3…A/D変換回路

1 4…クロック信号発信回路

1 5…直交復調回路

1 6…ローカル信号発振回路

1 7…OFDM復調回路

1 8…周波数誤差検出回路

1 8 1…正フィルタ回路

1 8 2…負フィルタ回路

1 8 3…正タップ係数メモリ

1 8 4…負タップ係数メモリ

1 8 5、1 8 6…ピーク検出回路

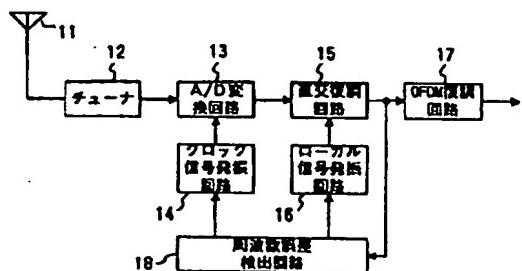
1 8 7…加算回路

1 8 8…減算回路

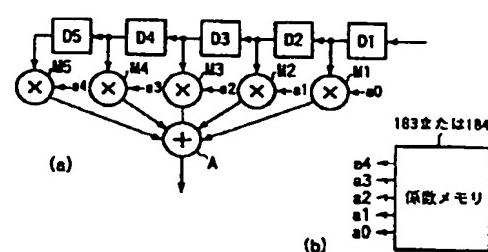
1 8 9…ローカル周波数誤差変換回路

1 8 1 0…クロック周波数誤差変換回路

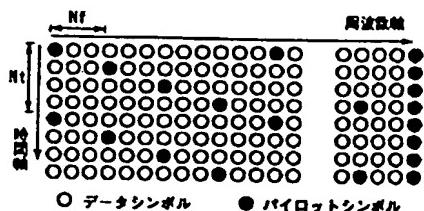
【図1】



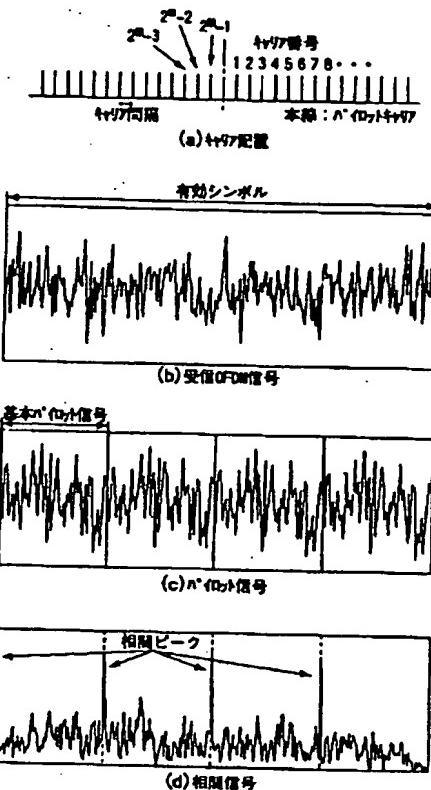
【図2】



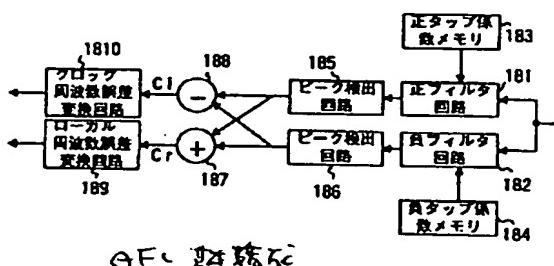
【図3】



【図4】



【図5】



【手続補正書】

【提出日】平成11年2月26日(1999.2.2)

6)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】 2ⁿ本に1本の割合でキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数2ⁿのOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号

をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドO F D M信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F D M信号から各搬送波のデータ信号を復調するO F D M復調回路とを備えたO F D M受信装置に用いられ。

それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドO F D M信号について予め保持された前記パイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するパイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するパイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を加算することで、前記ベースバンドO F D M信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、

前記ピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を減算することで、前記ベースバンドO F D M信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、

この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段と、

前記加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを備することを特徴とするA F C回路。

【請求項2】 2²本に1本の割合でキャリアが既知の規則で変調されたパイロットキャリア（以下、パイロット信号）を用いたキャリア数2ⁿのO F D M（直交周波数分割多重）方式の変調信号（以下O F D M信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル

信号により直交復調して複素形式のベースバンドO F D M信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F D M信号から各搬送波のデータ信号を復調するO F D M復調回路とを備えたO F D M受信装置に用いられ。

それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドO F D M信号について予め保持された前記パイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するパイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するパイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を減算することで、前記ベースバンドO F D M信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、

この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段とを備することを特徴とするA F C回路。

【請求項3】 2²本に1本の割合でキャリアが既知の規則で変調されたパイロットキャリア（以下、パイロット信号）を用いたキャリア数2ⁿのO F D M（直交周波数分割多重）方式の変調信号（以下O F D M信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドO F D M信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドO F D M信号から各搬送波のデータ信号を復調するO F D M復調回路とを備えたO F D M受信装置に用いられ。

それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドO F D M信号について予め保持された前記パイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するパイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するパイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、

前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、

このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、

この加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを備えることを特徴とするAFC回路。

【請求項4】前記フィルタ手段は、前記正フィルタ、負フィルタ用に、前記バイロット信号波形に相当するデータ列を格納するメモリ回路を備え、前記正フィルタ、負フィルタはそれぞれ前記メモリ回路に格納されたデータ列による疊み込み演算によって相關信号を求める特徴とする請求項1、2、3のいずれか記載のAFC回路。

【請求項5】前記フィルタ手段は、前記バイロット信号が1有効シンボル期間で $2^n \times R$ キャリアに1回のとき、最小繰り返し単位 2^n 回の相關処理を施すことを特徴とする請求項1、2、3のいずれか記載のAFC回路。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0008

【補正方法】変更

【補正内容】

【0008】(1) 2^n本に1本の割合でキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数 2^n のOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有す

るバイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するバイロット信号との相關信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相關ピーク信号及び負の周波数成分の相關ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、前記ピーク検出手段で得られる正及び負の周波数成分の相關ピーク信号を減算することで、前記ベースバンドOFDM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段と、前記加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを備えることを特徴とする。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0009

【補正方法】変更

【補正内容】

【0009】(2) 2^n本に1本の割合でキャリアが既知の規則で変調されたバイロットキャリア(以下、バイロット信号)を用いたキャリア数 2^n のOFDM(直交周波数分割多重)方式の変調信号(以下OFDM信号)を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナログ/デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記バイロット信号との間で相關処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するバイロット信号との相關信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数

を有するパイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を減算することで、前記ベースバンドOFDM信号における各搬送波の中心周波数が変化せず各キャリア間の周波数間隔が偏移した場合の周波数偏移量を算出する減算回路と、この減算回路で算出される周波数偏移量から前記サンプリングクロックの周波数誤差を検出し、この周波数誤差に応じて前記クロック信号発振回路の発振周波数を補正するクロック信号補正手段とを具備することを特徴とする。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0010

【補正方法】変更

【補正内容】

【0010】(3) 2^n本に1本の割合でキャリアが既知の規則で変調されたパイロットキャリア（以下、パイロット信号）を用いたキャリア数 2^m のOFDM（直交周波数分割多道）方式の変調信号（以下OFDM信号）を受信し、その伝送周波信号を中間周波信号に変換するチューナー回路と、この回路で得られたアナログ中間周波信号をクロック信号発振回路で発生されるサンプリングクロックによりデジタル中間周波信号に変換するアナ

ログ／デジタル変換回路と、この回路で得られたデジタル中間周波信号をローカル信号発振回路で発生されるローカル信号により直交復調して複素形式のベースバンドOFDM信号に変換する直交復調回路と、この回路で得られた複素形式のベースバンドOFDM信号から各搬送波のデータ信号を復調するOFDM復調回路とを備えたOFDM受信装置に用いられ、それぞれ前記既知の規則に則って構成され、前記直交復調回路で得られた複素形式のベースバンドOFDM信号について予め保持された前記パイロット信号との間で相関処理を行うもので、伝送帯域の中心周波数に対して相対的に正の周波数を有するパイロット信号との相関信号を出力する正フィルタと、伝送帯域の中心周波数に対して相対的に負の周波数を有するパイロット信号との相関信号を出力する負フィルタとを備えるフィルタ手段と、前記正フィルタ及び負フィルタの各出力についてピークを検出して、伝送帯域の中心周波数に対して正の周波数成分の相関ピーク信号及び負の周波数成分の相関ピーク信号を出力するピーク検出手段と、このピーク検出手段で得られる正及び負の周波数成分の相関ピーク信号を加算することで、前記ベースバンドOFDM信号における各搬送波の周波数間隔が変化せず伝送帯域の中心周波数が偏移した場合の周波数偏移量を算出する加算回路と、この加算回路で算出される周波数偏移量から前記ローカル信号の周波数誤差を検出し、この周波数誤差に応じて前記ローカル信号発振回路の発振周波数を補正するローカル信号補正手段とを具備することを特徴とする。

【手続補正書】

【提出日】平成12年2月18日(2000.2.18)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0033

【補正方法】変更

【補正内容】

【0033】OFDM信号の全搬送波の数を 2^n 本とする。各搬送波の周波数の低い方から順に搬送波番号をつけると、搬送波番号は1～ 2^n となる。パイロット信号

として 2^n 本に1本の割合で既知の特定の変調を施すとする。パイロット信号として変調を施された搬送波番号が 2^m 、 $2^m \times 2$ 、 $2^m \times 3$ 、…のとき、図4(b)に示すように1有効シンボル期間間にパイロット信号は同じ波形が 2^m 回繰り返される。したがって、繰り返す最小単位の信号を、既知の信号データとして受信装置側に保持し、受信したOFDM信号からパイロット信号を抽出するフィルタ回路181、182のタップ係数として用いることにより、図4(c)に示すように、1有効シンボル期間に 2^m 回パイロット信号が抽出できる。

フロントページの続き

(72)発明者 石田 憲一

東京都港区芝五丁目7番1号 日本電気株
式会社内

Fターム(参考) 5K022 DD01 DD13 DD18 DD19 DD33

DD43